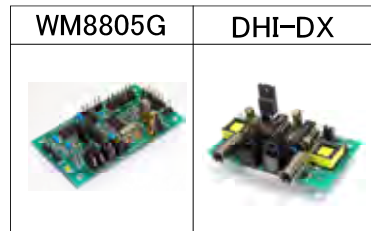
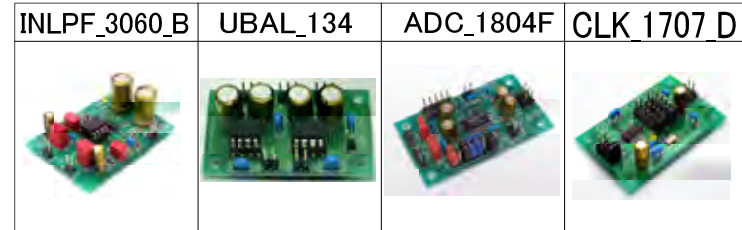


ADC部192kHz 24bit対応 96kHz 24bit対応 アナログtoデジタルコンバータ

アナログIN(LINE)⇒ADC⇒S/PDIF OUT
S/PDIF IN⇒DAI(リサンプリング)⇒S/PDIF OUT



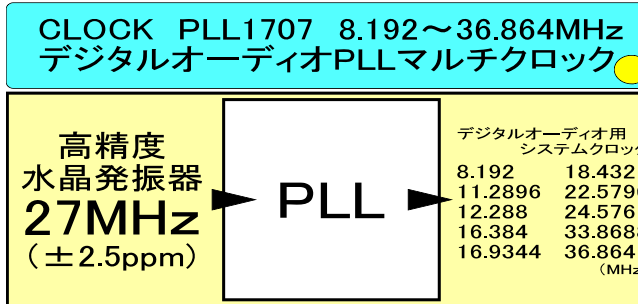
入力はアナログ信号またはデジタル信号(S/PDIF)の2系統
アナログライン信号はローパスフィルタとアンバランス/バランス回路でアナログバランス信号に変換後
オーディオA/Dコンバータでオーディオシリアル信号に変換
S/PDIF信号はDAI(WM8805)内部でリクロック
AD変換されたオーディオシリアル信号とリクロックされたS/PDIF信号は
DAI(WM8805)でどちらかを選択してS/PDIF信号出力



音源ソース



CLK_1707_D



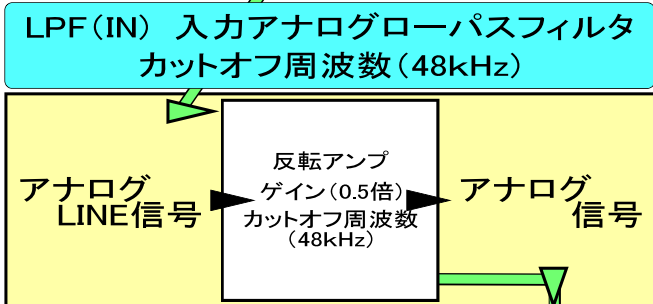
ADC部

INLPF_3060_B
UBAL_134
ADC_1804F
CLK_1707D

DAI部

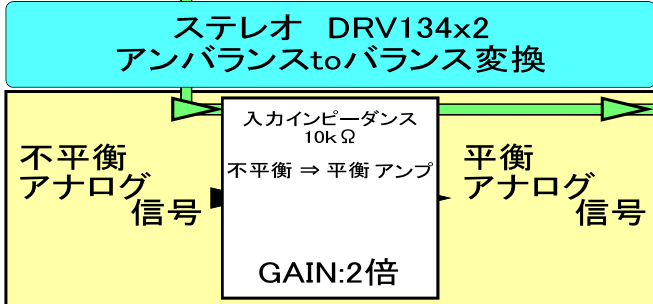
WM8805G
DHI-DX

INLPF_3060_B



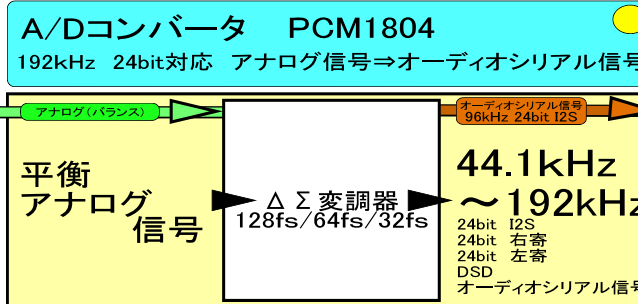
アナログVcc +12V-0--12V

UBAL_134



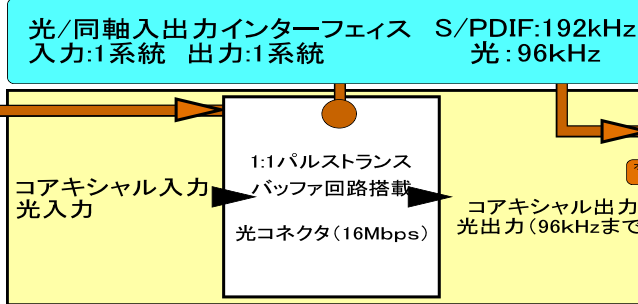
アナログVcc +12V-0--12V

ADC_1804F



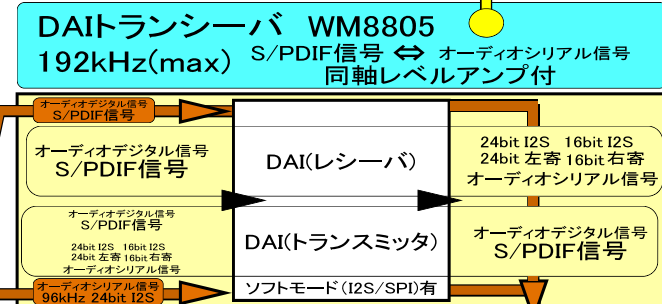
Vcc +3.3V Vcc +5V

DHI-DX



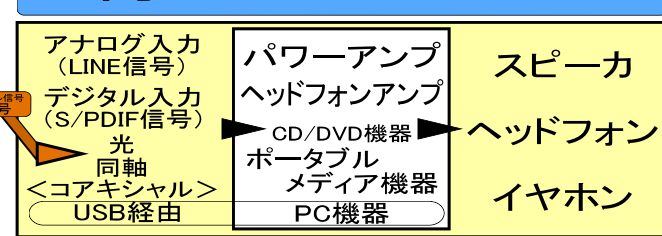
Vcc +3.3V

WM8805_G



Vcc +3.3V

再生モジュール



アナログ信号

デジタル信号

クロック信号